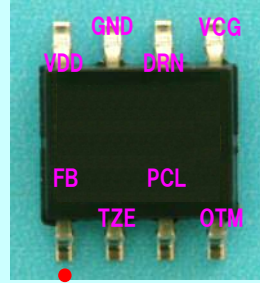


リバースエンジニアリング(回路抽出技術)

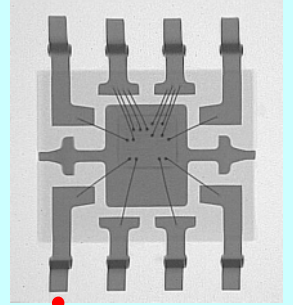
回路図・プロセス情報等の解析もお任せ下さい！

回路解析フロー

- ①ピン配置特定
- ②各レイヤのパターン撮影
- ③個別素子レイアウト確認及びトレース
- ④回路図作成

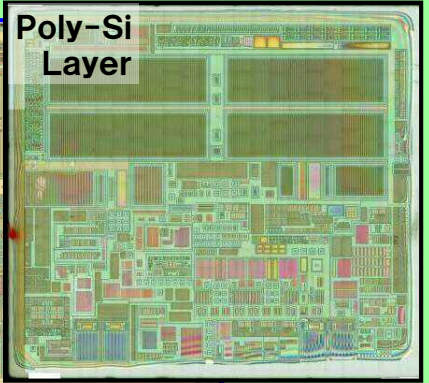
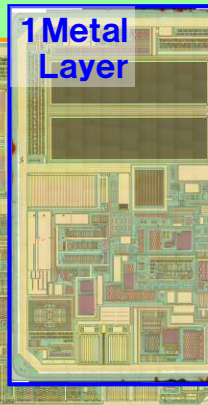
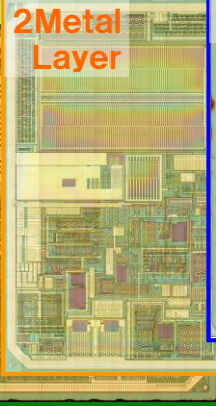
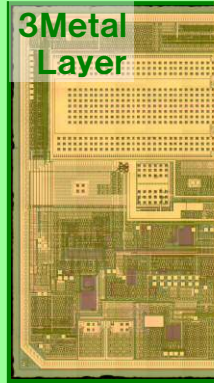
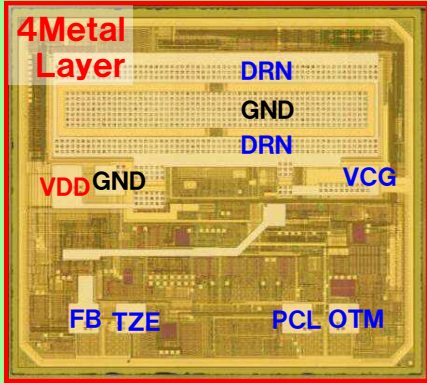


(パッケージ外観)



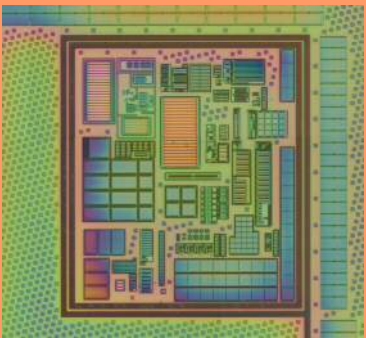
(X線透過像)

①ピン配置特定

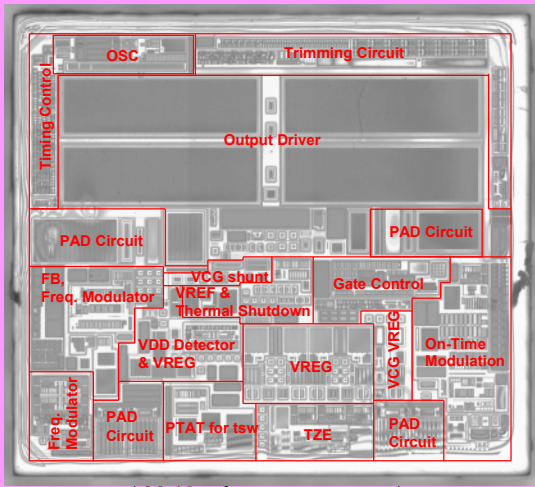


(各レイヤの光学像)

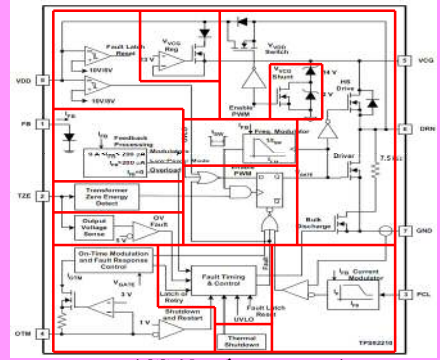
②各レイヤのパターン像撮影



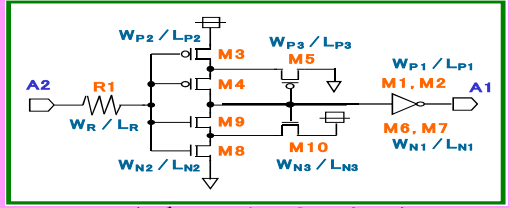
(アナログ領域)



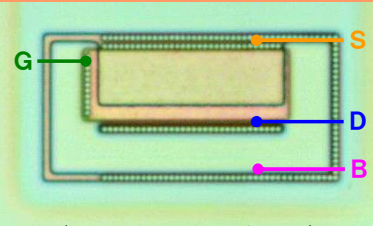
(機能ブロック配置図)



(機能ブロック図)



(ブロック個別回路図)



(MOSトランジスタ)

③個別素子レイアウト確認

アウトプット

- プロセス情報 (積層数、ゲート長等)
- 機能ブロック配置図
- 個別素子情報
- 個別回路図